



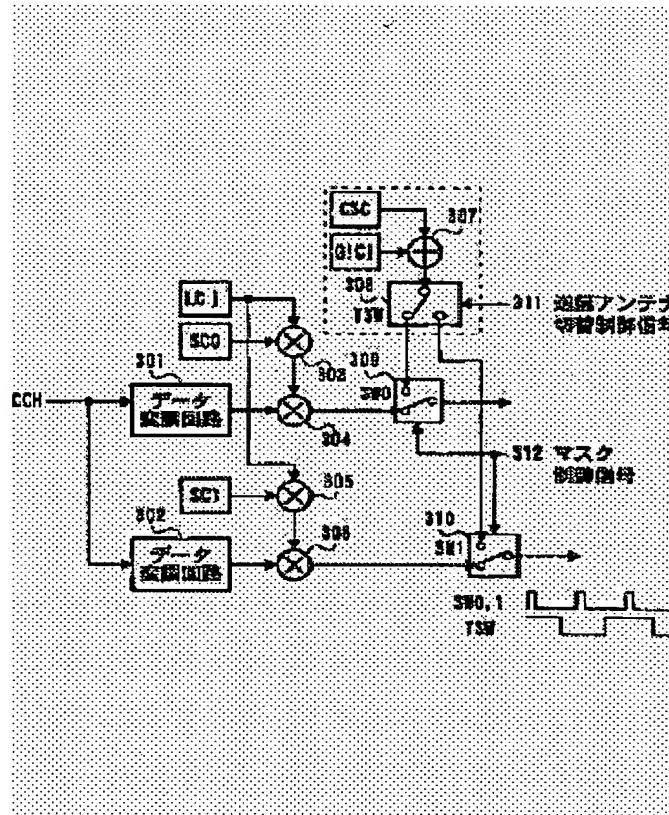
WIRELESS COMMUNICATION METHOD IN CDMA WIRELESS COMMUNICATION

Patent number: JP2003037536
Publication date: 2003-02-07
Inventor: MIYA KAZUYUKI; HAYASHI MAKI; KITADE TAKASHI
Applicant: MATSUSHITA ELECTRIC IND CO LTD
Classification:
- international: H04B7/02; H04B7/06; H04B7/26; H04J13/04;
H04B7/02; H04B7/04; H04B7/26; H04J13/02; (IPC1-7):
H04B7/02; H04B7/06; H04B7/26; H04J13/04
- european:
Application number: JP20020145074 20020520
Priority number(s): JP20020145074 20020520; JP19980157405 19980605

[Report a data error here](#)

Abstract of JP2003037536

PROBLEM TO BE SOLVED: To prevent degradation in the reception characteristics caused by fading at the reception side, and to prevent degradation in the characteristics due to increase of the number of matched filters and increase in interference. **SOLUTION:** A control channel signal is inputted to data modulation circuits 301 and 302, respectively, and data modulation is conducted. A long code LCj and a short code SC0 are multiplied to the output of a data modulation circuit 301, and the long code LCj and a short code SC1 are multiplied to the output of a data modulation circuit 302. At a search code multiplex unit, a short code CSC is added to a group identification code GICj, and multiplexed to either of control channel signals by switching a switch (TSW) 308. A switch (SW0) 309 and a switch (SW1) 310 turn on at a predetermined timing, and the short code CSC and the group identification code GICj are multiplexed on the control channel signal at this timing.



Data supplied from the esp@cenet database - Worldwide

[0006] In parallel transmission, a long code typically uses a same code between a plurality of antennas. In addition, in consideration of interferences to other channels and cells, when transmission to one antenna is carried out by transmission power of one, transmission to two antennas is done by transmission power of 0.5 and 0.5. At this time, transmission power from each antenna becomes smaller, thus the reception characteristics of each antenna are degraded. However, on the receive side, by combining transmission signals from a plurality of transmission antennas, diversity effect and finally improvement in the reception characteristics are achieved.

(51) Int.Cl.⁷
 H 04 B 7/02
 7/06
 7/26
 H 04 J 13/04

識別記号

F I
 H 04 B 7/02
 7/06
 H 04 J 13/00
 H 04 B 7/26

テ-マコ-ト(参考)
 Z 5 K 0 2 2
 5 K 0 5 9
 G 5 K 0 6 7
 D

(21)出願番号 特願2002-145074(P2002-145074)
 (62)分割の表示 特願2001-115541(P2001-115541)の分割
 (22)出願日 平成11年2月26日(1999.2.26)
 (31)優先権主張番号 特願平10-157405
 (32)優先日 平成10年6月5日(1998.6.5)
 (33)優先権主張国 日本 (JP)

審査請求 未請求 請求項の数1 O L (全10頁)

(71)出願人 000005821
 松下電器産業株式会社
 大阪府門真市大字門真1006番地
 (72)発明者 宮 和行
 神奈川県横浜市港北区綱島東四丁目3番1号
 松下通信工業株式会社内
 (72)発明者 林 真樹
 神奈川県横浜市港北区綱島東四丁目3番1号
 松下通信工業株式会社内
 (74)代理人 100105050
 弁理士 鶴田 公一

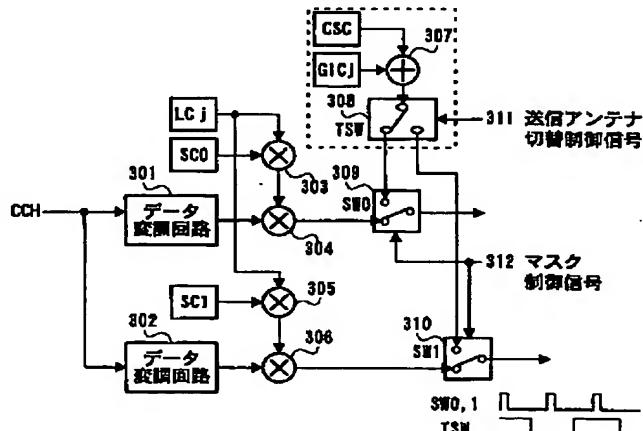
最終頁に続く

(54)【発明の名称】 CDMA無線通信における無線送信方法

(57)【要約】

【課題】 受信側で、フェージング変動による受信特性の劣化を防止でき、マッチドフィルタ数の増加や干渉増加による特性劣化を防止すること。

【解決手段】 制御チャネル信号は、それぞれデータ変調回路301及び302に入力され、データ変調処理が施される。ロングコードLCj及びショートコードSC0がデータ変調回路301の出力に乗算され、ロングコードLCj及びショートコードSC1がデータ変調回路302の出力に乗算される。サーチコード多重部では、ショートコードCSCとグループ識別コードGICjが加算され、スイッチ(TSW)308の切替えにより、いずれかの制御チャネル信号に多重される。スイッチ(SW0)309及びスイッチ(SW1)310では、所定のタイミングでスイッチがON状態となり、前記ショートコードCSCとグループ識別コードGICjがそのタイミングで制御チャネル信号に多重される。



【特許請求の範囲】

【請求項1】 CDMA無線通信における無線送信方法であって、同一内容の複数の制御チャネル信号を各々対応する複数のアンテナから並列に連続送信する一方、サーチコードを前記複数のアンテナから交互に間欠送信することを特徴とする無線送信方法。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、CDMA無線通信における無線送信方法に関する。

【0002】

【従来の技術】次世代移動通信方式に用いる多元接続方式としてCDMA (Code Division Multiple Access) が開発されている。このCDMAセルラシステムにおいては、移動局が電源をオンした時の初期同期確立作業や移動に伴うセル切替え（ハンドオーバ）などにセルサーチを行なう必要がある。

【0003】このCDMAセルラシステムにおけるセルサーチ法については、樋口、佐和橋、安達らの”DS-CDMA基地局間非同期セルラにおけるロングコードマスクを用いる高速セルサーチ法”信学技報 RCS 96-122, 1997-01) に記載されているように、下り制御チャネルのロングコードをマスクし、このマスクされた部分について各セル共通のショートコードで相關検出を行うことにより、ロングコードのタイミング及びその種類を検出する方法が提案されている。

【0004】この方式では、送信側（基地局）は各セル共通のショートコード（CSC）で拡散されたシンボル及び各セルのロングコードに応じたロングコードグループ識別ショートコード（GIC）で拡散されたシンボルをサーチ用コード（サーチコード）としてロングコードマスク部にコード多重して送信し、受信側（移動局）は各セル共通のショートコードによるタイミングを検出した後に、ロングコードグループ識別ショートコードを用いてロングコード同定部でサーチすべきロングコード候補を限定し、さらにこのロングコード候補からセル固有のロングコードを特定することにより、高速なセルサーチを実現するものである。

【0005】また、送信側において1セクタ当たり複数の送信アンテナを備え、制御チャネル信号を異なるショートコードで拡散し、それぞれ複数のアンテナから並列に送信する場合には、送信ダイバーシチ効果によりフェージング変動（特に低速移動時）やシャドウイングに対して強くなり制御チャネル信号の受信特性の向上が図れる。

【0006】一般に、並列送信においては、ロングコードは複数アンテナ間で同一コードを用い、また送信パワは他チャネルや他セルへの干渉を考慮して、アンテナ1本時に1のパワで送信する場合には、アンテナ数が2本

だと0.5, 0.5で送信することが行われる。このとき、各アンテナからの送信パワが弱くなった分、1本ごとの受信特性は劣化するが、受信側では複数からの送信信号を合成することによりダイバーシチ効果が図れ最終的には受信特性の向上が図れることになる。

【0007】

【発明が解決しようとする課題】しかしながら、上記セルサーチ方法においては、複数のアンテナから同時に同一のサーチコードを送信すると、受信側ではマッチドフィルタ数は増加しないが、独立したフェージング変動により受信特性が劣化する。一方、制御チャネルと同様に異なるショートコード（サーチコード）を用いると、コード不足が発生したり、受信側でのマッチドフィルタ数の増加や干渉（サーチコード同士の相互干渉）増加による受信特性劣化等の課題が発生する。

【0008】本発明はかかる点に鑑みてなされたものであり、送信側で制御チャネル信号を複数のアンテナから並列に送信する場合においても、受信側のセルサーチにおいて、フェージング変動による受信特性の劣化を防止でき、マッチドフィルタ数の増加や干渉増加による受信特性劣化を防止できる無線送信方法を提供することを目的とする。

【0009】

【課題を解決するための手段】無線通信システムにおいて、複数のアンテナから並列に送信を行なう技術（並列送信）が検討されている。この並列送信においては、送信信号の送信順位及びタイミングや、拡散コードにはよらず、単に複数のアンテナから並列に送信を行なう送信方式をすべて含むものとする。また、最近、CDMA無線通信システムにおいて、複数のアンテナを用いた直交送信ダイバーシチ方式(OTD)を導入することが検討されている。この技術は、送信ダイバーシチ効果により受信特性を効果的に向上させる技術である。

【0010】そこで、本発明者らは、CDMAセルラシステムのセルサーチに並列送信技術を導入することに着目し、送信ダイバーシチ効果により受信特性を向上させることを見出し、本発明をするに至った。これにより、フェージング変動（特に、低速移動時）やシャドウイングに対して強くなり、受信特性を向上させることができる。

【0011】さらに、OTD技術を制御チャネル、例えば止まり木チャネルに適用してダイバーシチ効果を発揮させて受信特性を向上させることを見出し、本発明をするに至った。これにより、同一送信パワ時のセル半径（カバーエリア）を拡大することができ、同一エリアにおける止まり木チャネル送信パワの低減による他チャネルへの干渉を抑圧することができる。

【0012】すなわち、本発明の骨子は、サーチコードを挿入して送信する制御チャネル（CCH）を複数アンテナから並列にダイバーシチ送信する際に、サーチコー

ドの送信について複数アンテナから切り替えて送信する（T S D T : Time-Switched Transmit Diversity）ことである。

【0013】具体的には、サーチコードの送信アンテナを切替え、瞬時では1つのアンテナからのみサーチコードが送信されるようにする。この場合、切替えは、周期的でもランダムでも良い。すなわち、サーチコードだけはT S T Dにより送信する。サーチコードが複数コード多重して送信される場合は、常時多重して同一アンテナから送信する方法と、異なるアンテナから送信する方法が考えられる。同一アンテナ送信については、一方のコードを使用して、データ変調されたもう一方のコードを検波する場合に必要となる。

【0014】

【発明の実施の形態】以下、本発明の実施の形態について、添付図面を参照して詳細に説明する。

【0015】（実施の形態1）まず、図1を用いて並列送信について説明する。図1は、本発明の実施の形態1に係る基地局装置において並列送信を行なう装置の構成を示すブロック図である。この装置は、送信データをそれぞれ複数（図中2つ）のデータ変調部101, 102でデータ変調し、拡散変調部103, 104で拡散変調し、無線送信回路105, 106で搬送波に乗せてアンテナ107, 108を介して送信するものである。

【0016】次に、図2を用いてロングコードマスクの生成について説明する。図2は、本発明の実施の形態1に係る基地局装置においてロングコードマスクの生成を行なう装置の構成を示すブロック図である。この装置において、制御チャネル信号をデータ変調回路201でデータ変調し、あらかじめ乗算器202で乗算されたショートコードSC0とロングコードLCjを乗算器203でデータ変調されたデータに乗算する。

【0017】制御チャネル信号においてマスクをかける部分には、ショートコードCSC（ファーストサーチコード）及びグループ識別コードGICj（セカンドサーチコード）を加算する。このショートコードCSC及びグループ同定コードGICjは、図中に示すパルス波形のマスク制御信号206に応じてスイッチ205により適宜切り替えられて、制御チャネル信号に対してマスクとして加えられる。

【0018】次に、図3を用いて本実施の形態の送信装置について説明する。図3は、本発明の実施の形態1に係る基地局装置における送信装置の構成を示すブロック図である。

【0019】この送信装置は、2系統の並列送信が可能であり、制御チャネル信号についてデータ変調を行なうデータ変調回路301, 302と、変調された信号に特定のコードを乗算する乗算器304, 306と、ロングコードLCj（スクランブリングコード）とショートコードSC0, SC1とをそれぞれ乗算する乗算器30

3, 305と、サーチコードを発生するサーチコード多重部と、サーチコードの多重先を切り替える切替手段であるスイッチ309, 310と、を備えている。

【0020】サーチコード多重部は、図6に示すように、ショートコードCSCとグループ識別コードGICjを加算する加算器307と、加算されたコードをいずれかの制御チャネル信号にマスクとして多重させるスイッチ311とから主に構成されている。

【0021】次に、上記構成を有する送信装置の動作について説明する。制御チャネル信号は、それぞれデータ変調回路301及び302に入力され、データ変調処理が施される。また、乗算器303及び305では、ロングコードLCjとショートコードSC0, SC1とが乗算される。このように乗算されたロングコードLCj及びショートコードSC0がデータ変調回路301の出力に乗算器304で乗算され、ロングコードLCj及びショートコードSC1がデータ変調回路302の出力に乗算器306で乗算される。

【0022】例えば、この送信装置を備えた基地局装置において、ロングコードLCjは、各基地局で異なるように割り当てられる。また、上述したように、制御チャネル信号は、ロングコードLCj及びショートコードSCで二重に拡散される。このため、各基地局では、共通のショートコード群を使用することができる。

【0023】一方、サーチコード多重部では、ショートコードCSCとグループ識別コードGICjが加算器307で加算され、スイッチ（TSW）308の切替えにより、いずれかの制御チャネル信号に多重されるようになっている。スイッチ308の切替えは、送信アンテナ切替制御信号311により制御される。

【0024】また、スイッチ（SW0）309及びスイッチ（SW1）310では、所定のタイミングでスイッチがON状態となり、前記ショートコードCSCとグループ識別コードGICjがそのタイミングで制御チャネル信号に多重される。

【0025】したがって、スイッチTSW308が図3中の波形のタイミングでONになっている、すなわち多重先と選択されている場合において、スイッチSW0, SW1が図3中の波形のタイミングでONとなり、制御チャネル信号にショートコードCSCとグループ識別コードGICjが多重される。なお、このスイッチSW0, SW1は、マスク制御信号312により制御される。すなわち、スイッチSW0, SW1は、特定のタイミングでいずれかの制御チャネル信号にショートコードCSCとグループ識別コードGICjが多重されるよう制御される。

【0026】このように制御することにより、図8及び図9に示すように、サーチコードがマスク801, 901として多重される。ここで、図8は、サーチコードと制御チャネル信号とを時間多重した状態を示す図であ

る。この場合、制御チャネル信号とマスクとは異なるショートコードまたは同じショートコードを使用することができる。また、図9は、サーチコードと制御チャネル信号とをコード多重した状態を示す図である。この場合は、制御チャネル信号とマスクとは異なるショートコードを使用する必要がある。

【0027】図8に示すように、サーチコードと制御チャネル信号とを時間多重すると、同一時間に重なることがないため、ショートコードを共通化することができ、サーチコードと制御チャネル信号とをコード多重すると、サーチコード用に新たなショートコードを用意する必要があるが、多重処理やサーチコードの送信パワ制御を制御チャネルとは独立してすることができる。

【0028】本実施の形態においては、サーチコード多重部が、図6に示すように、複数のコード（ここでは2つ）が制御チャネル信号に同期して多重されるように、サーチコードの多重先を切り替える構成（同一のアンテナからサーチコードを送信する構成）である場合について説明している。このような構成においては、一つのコードを既知信号としてチャネル推定に使用すれば、他のコードに対してデータ変調を施して送信した場合においても、チャネル推定結果を用いてデータ変調された他のコードを検波することができる。

【0029】また、サーチコード多重部については、図7に示す構成、すなわち複数のコードが制御チャネル信号に独立して多重されるように、サーチコードの多重先を切り替える構成（異なるアンテナからサーチコードを送信する構成）であっても良い。すなわち、サーチコード多重部は、ショートコードCSCの多重先を単独で切り替えるスイッチ701と、グループ識別コードGICjの多重先を単独で切り替えるスイッチ702と、ショートコードCSCとグループ識別コードGICjを加算する加算器703、704とを備えた構成であっても良い。このスイッチ701、702は、送信アンテナ切替制御信号により制御される。

【0030】このような構成においては、種々のタイミングでマスク多重を行なうことができるので、マスク多重のバリエーションを増加することができる。また、制御チャネルの送信電力に比べて、サーチコードの送信電力が強い場合においても、複数のサーチコードが同時に同一アンテナから送信することを防止できるため、送信アンプにおいて要求されるピークファクタを低減することができる。

【0031】本実施の形態の送信装置によれば、サーチコードの送信アンテナを切替え、瞬時では1つのアンテナからのみサーチコードが送信されるようにする。この場合、切替えは、周期的でもランダムでも良い。すなわち、サーチコードだけはSTDにより送信する。但し、サーチコードの送信パワは制御チャネルとは独立して制御される。

【0032】これにより、送信ダイバーシチ効果が發揮され、フェージング変動、特に低速移動時のフェージング変動やシャドウイングに対して強くなり、受信側における受信特性が向上する。また、本実施の形態の送信装置によれば、受信側において、セルサーチに要するマッチドフィルタなどの相関器の数を減らすことができ、受信特性を向上しつつ装置構成を簡易なものにすることができます。

【0033】なお、制御チャネルの送信ダイバーシチ方式とサーチコードの送信ダイバーシチ方式は異なる方式であり、それぞれに得られる効果や所要受信特性が異なることから、サーチコードの送信パワは制御チャネルの送信パワ制御とは独立に制御されること考えられる。例えば、制御チャネルは2本の並列送信により、半分（0.5）のパワで送信される場合でも、サーチコードは1本の場合と同パワ（1）で送信することが考えられる。

【0034】（実施の形態2）本実施の形態では、並列送信の一態様であるOTDを採用した場合について説明する。図4は、本発明の実施の形態2においてOTDを行なう装置の構成を示すブロック図である。この装置は、送信データをシリアル／パラレル変換部401で複数系統（図中では2系統）にパラレル変換し、それぞれ送信データをデータ変調部402、403でデータ変調し、拡散変調部404、405で拡散変調し、無線送信回路406、407で搬送波に乗せてアンテナ408、409を介して送信するものである。

【0035】次に、図5を用いて本実施の形態の送信装置について説明する。図5は、本発明の実施の形態2に係る基地局装置における送信装置の構成を示すブロック図である。

【0036】この送信装置は、2系統の並列送信が可能であり、制御チャネル信号をシリアル／パラレル変換するシリアル／パラレル変換部501と、制御チャネル（例えば止まり木チャネル）信号についてデータ変調を行なうデータ変調回路502、503と、変調された信号に特定のコードを乗算する乗算器505、507と、ロングコードLCjとショートコードSCO、SC1とをそれぞれ乗算する乗算器504、506と、サーチコードを発生するサーチコード多重部と、サーチコードの多重先を切り替える切替手段であるスイッチ510、511と、を備えている。

【0037】サーチコード多重部は、ショートコードCSCとグループ識別コードGICjを加算する加算器508と、加算されたコードをいずれかの制御チャネル信号にマスクとして多重させるスイッチ509とから主に構成されている。

【0038】次に、上記構成を有する送信装置の動作について説明する。制御チャネル信号は、シリアル／パラレル変換部501においてシリアル／パラレル変換さ

れ、2つのデータ変調回路502及び503に入力され、データ変調処理が施される。また、乗算器504及び506では、ロングコードLCjとショートコードSC0, SC1とが乗算される。このように乗算されたロングコードLCj及びショートコードSC0がデータ変調回路502の出力に乗算器505で乗算され、ロングコードLCj及びショートコードSC1がデータ変調回路503の出力に乗算器507で乗算される。

【0039】例えば、この送信装置を備えた基地局装置においては、ロングコードLCjは、各基地局で異なるように割り当てられる。また、上述したように、制御チャネル信号は、ロングコードLCj及びショートコードSCで二重に拡散される。このため、各基地局では、共通のショートコード群を使用することができる。

【0040】一方、サーチコード多重部では、ショートコードCSCとグループ識別コードGICjが加算器508で加算され、スイッチ(TSW)509の切替えにより、いずれかの制御チャネル信号に多重されるようになっている。スイッチ509の切替えは、送信アンテナ切替制御信号513により制御される。

【0041】また、スイッチ(SW0)510及びスイッチ(SW1)511では、所定のタイミングでスイッチがON状態となり、前記ショートコードCSCとグループ識別コードGICjがそのタイミングで制御チャネル信号に多重される。

【0042】したがって、スイッチTSW509が図5中の波形のタイミングでONになっている、すなわち多重先と選択されている場合において、スイッチSW0, SW1が図5中の波形のタイミングでONとなり、制御チャネル信号にショートコードCSCとグループ識別コードGICjが多重される。なお、このスイッチSW0, SW1は、マスク制御信号512により制御される。すなわち、スイッチSW0, SW1は、特定のタイミングでいずれかの制御チャネル信号にショートコードCSCとグループ識別コードGICjが多重されるように制御される。このように制御することにより、図8及び図9に示すように、サーチコードがマスク801, 901として多重される。

【0043】本実施の形態においては、サーチコード多重部が、図5に示すように、複数のコード（ここでは2つ）が制御チャネル信号に同期して多重されるように、サーチコードの多重先を切り替える構成である場合について説明しているが、実施の形態1と同様に、図7に示す構成、すなわち複数のコードが制御チャネル信号に独立して多重されるように、サーチコードの多重先を切り替える構成であっても良い。なお、この構成については実施の形態3で詳述する。

【0044】本実施の形態の送信装置によれば、サーチコードの送信アンテナを切替え、瞬時では1つのアンテナからのみサーチコードが送信されるようにする。この

場合、切替えは、周期的でもランダムでも良い。すなわち、サーチコードだけはSTDにより送信する。

【0045】この場合、並列送信により送信データ量がアンテナの数分の1に減少するので、同一帯域で送信する場合には、その分アンテナの数倍に拡散率を高くすることができる。例えば、アンテナが1本の場合に64倍拡散であると、アンテナが2本の場合に128倍拡散となる。したがって、並列送信により各アンテナの送信パワーがアンテナの数分の1に下がったとしても、各アンテナの基本特性は1本の時と変わらない。

【0046】また、本実施の形態の送信装置によれば、シリアル/パラレル変換された信号がそれぞれ別々のアンテナから異なるパスで送信されるので、1本のアンテナで送信する場合に比べて、バースト誤りなどの低速フェージング時の集中誤りや、木やビル影などによるゆっくりとした受信電力変動による劣化を低減することができる。

【0047】本実施の形態の送信装置は、それぞれのアンテナから送信した信号を受信側で各々検波した後にパラレル/シリアル変換し、その後に誤り訂正復号を行なう場合に特に効果的である。

【0048】さらに、本実施の形態の送信装置によれば、受信側において、セルサーチに必要なマッチドフィルタなどの相関器の数を減らすことができ、受信特性を向上しつつ装置構成を簡易なものにすることができる。

【0049】なお、制御チャネルの送信ダイバーシチ方式とサーチコードの送信ダイバーシチ方式は異なる方式であり、それぞれに得られる効果や所要受信特性が異なることから、サーチコードの送信パワーは制御チャネルの送信パワー制御とは独立に制御されること考えられる。例えば、制御チャネルは2本のOTDにより、半分(0.5)のパワーで送信される場合でも、サーチコードは1本の場合と同パワー(1)で送信することが考えられる。

【0050】(実施の形態3) 本実施の形態では、ショートコード(CSC)とショートコード(GICj)が同時に同一アンテナから送信されないように、送信ダイバーシチを行なう場合について説明する。

【0051】CDMA無線通信システムにおいて、制御チャネルの送信電力に比べて、サーチコードの送信電力が強いことが考えられる。このとき、複数のサーチコードを1つの制御チャネルに同期して多重されるように切り替えて送信する場合には、サーチコードの伝送タイミング時に極めて高い送信ピーク電力が要求される。この要求を満たすためには、ダイナミックレンジが大きい高価なパワーアンプが必要になる。このため、送信装置の送信アンプにおいて要求されるピークファクタを低減することが望まれる。

【0052】本実施の形態では、制御データの送信方法として、並列送信の一態様であるOTDを採用した場合について説明する。図10を用いて本実施の形態の送信

装置について説明する。図10は、本発明の実施の形態3に係る基地局装置における送信装置の構成を示すブロック図である。この図10に示す送信装置は、図5に示す送信装置と図7に示す切り替え部構成とを組み合わせたものである。

【0053】すなわち、この送信装置は、2系統のOTD送信が可能であり、制御チャネル信号をシリアル/パラレル変換するシリアル/パラレル変換部501と、制御チャネル（例えば止まり木チャネル）信号についてデータ変調を行なうデータ変調回路502、503と、変調された信号に特定の拡散コードを乗算する乗算器505、507と、ロングコードLCjとショートコードSC0、SC1とをそれぞれ乗算する乗算器504、506と、サーチコードであるショートコードCSCを発生するCSC発生部と、同じくサーチコードであるグループ識別コードGICjを発生するGICj発生部と、サーチコードの多重先を切り替える切替手段であるスイッチ701、702と、拡散変調された信号とサーチコードを切替えて時間多重するスイッチ(SW0)510、(SW1)511とを備えている。

【0054】次に、上記構成を有する送信装置の動作について説明する。制御チャネル信号は、シリアル/パラレル変換部501においてシリアル/パラレル変換され、2つのデータ変調回路502及び503に入力され、データ変調処理が施される。また、乗算器504及び506では、ロングコードLCjとショートコードSC0、SC1とが乗算される。このように乗算されたロングコードLCj及びショートコードSC0がデータ変調回路502の出力に乗算器505で乗算され、ロングコードLCj及びショートコードSC1がデータ変調回路503の出力に乗算器507で乗算される。

【0055】例えば、この送信装置を備えた基地局装置においては、ロングコードLCjは、各基地局で異なるように割り当てられる。また、上述したように、制御チャネル信号は、ロングコードLCj及びショートコードSCで二重に拡散される。このため、各基地局では、共通のショートコード群を使用することができる。

【0056】一方、ショートコードCSCとグループ識別コードGICjは、連動して切り替わるスイッチ(TSW)701、702で特定のタイミングで切り替えられることにより、ショートコードCSCとグループ識別コードGICjが、異なるアンテナから送信される。したがって、各々のアンテナから送信されるサーチコードが常に入れ替わるように多重先が制御される。

【0057】そして、スイッチ(SW0)510及びスイッチ(SW1)511では、所定のタイミングでスイッチがON状態となり、前記ショートコードCSCとグループ識別コードGICjが同一タイミングで制御チャネル信号に多重される。

【0058】したがって、スイッチ(TSW)701、

702が図10中の波形のタイミングでONになっている、すなわちCSCはSW0側を、GICjはSW1側を多重先として選択されている場合において、スイッチSW0、SW1が図10中の波形のタイミングでONとなり、制御チャネル信号にショートコードCSCとグループ識別コードGICjが多重される。

【0059】なお、スイッチTSW701、702は、送信アンテナ切替制御信号705により制御され、また、スイッチSW0、SW1は、マスク制御信号512により制御される。すなわち、スイッチSW0、SW1は、特定のタイミングでいずれかの制御チャネル信号にショートコードCSCとグループ識別コードGICjを多重するように制御され、スイッチTSW701、702は各制御チャネルに多重されるサーチコードが毎回入れ替わるように制御される。

【0060】上記のような動作をしたときの多重信号の例を図11に示す。図11において、制御チャネルは16スロットで構成される10msフレームの内において、0番(TS0)と8番(TS8)をCCHスロットとして送信されるものとする。このTS0、TS8において、CSCとGICjは、2本のアンテナAとアンテナBの別々のアンテナから送信され、また、CSCはA→B→A、GICjはB→A→Bと送信アンテナを切替ながら送信されている。

【0061】本実施の形態の送信装置によれば、各サーチコードは送信タイミング毎に異なるアンテナから送信されるので、送信ダイバーシチ効果を得られる。また、制御チャネルの送信電力に比べて、サーチコードの送信電力が強い場合においても、複数のサーチコードが同時に同一アンテナから送信することを防止できるため、送信アンプにおいて要求されるピークファクタを低減することができる。

【0062】ショートコードCSCとショートコードGICjを別々のアンテナから送信する場合において、サーチコードを送信するチャネルと制御チャネルとが別々であることが考えられる。この状態を図12及び図13に示す。

【0063】図12に示す場合では、アンテナAでは、TS0のときにショートコードCSCと制御チャネル信号をコード多重して送信し、TS8のときにショートコードGICjと制御チャネル信号をコード多重して送信する。

【0064】一方、アンテナBでは、TS0のときにショートコードGICjと制御チャネル信号をコード多重して送信し、TS8のときにショートコードCSCと制御チャネル信号をコード多重して送信する。

【0065】このようなコード多重の送信形態においても、各サーチコードは送信タイミング毎に異なるアンテナから送信されるので、送信ダイバーシチ効果を得られる。また、制御チャネルの送信電力に比べて、サーチコ

ードの送信電力が強い場合においても、複数のサーチコードが同時に同一アンテナから送信することを防止できるため、送信アンプにおいて要求されるピークファクタを低減することができる。

【0066】図13に示す場合においては、送信形態はコード多重であるが、サーチコードCSC, GICjと制御チャネル信号が多重して送信されていない。すなわち、ショートコードCSC, GICjは、TS0及びTS8で交互にアンテナA, Bから送信されるが、制御チャネル信号は、TS3及びTS11で送信される。このように、本実施の形態は、チャネル配置の自由度を高めるダイナミックチャネルアサイン方式を採用するシステムにおいても適用可能である。

【0067】このように制御チャネル信号の送信タイミングを可変として、スロット割り付けの自由度を高めた場合においても、各サーチコードは送信タイミング毎に異なるアンテナから送信されるので、送信ダイバーシティ効果を得られる。また、制御チャネルの送信電力に比べて、サーチコードの送信電力が強い場合においても、複数のサーチコードが同時に同一アンテナから送信することを防止できるため、送信アンプにおいて要求されるピークファクタを低減することができる。

【0068】本発明は、上記実施の形態1～3に限定されず、種々変更して実施することが可能である。

【0069】また、上記実施の形態1～3においては、ロングコードと乗算するショートコードSCとグループ識別コードGICと加えるショートコードCSCに異なるショートコードを用いた場合について説明しているが、本発明は、ロングコードと乗算するショートコードSCとグループ識別コードGICと加えるショートコードCSCに同じショートコードを用いても良い。

【0070】

【発明の効果】以上説明したように本発明の送信装置は、制御チャネルが、OTDを含む並列送信による送信ダイバーシティ効果によりフェージング変動（特に低速移動時）やシャドウイングに対して強くなり受信特性の向上が図れる。また、サーチコードに対しても切替え送信ダイバーシティ効果が発揮され、フェージング変動、特に低速移動時のフェージング変動やシャドウイングに対して強くなり、受信側における受信特性が向上する。

【0071】また、本発明の送信装置によれば、1セクタ当たりのサーチコードに要するコード数を増加させることなく、かつ受信側においてはサーチコードに要するマッチドフィルタ数を増加させることなくダイバーシティ効果を得ることができる。これにより、サーチコードの受信特性を改善し初期同期特性の向上を図ることができ

る。

【図面の簡単な説明】

【図1】本発明の実施の形態1に係る基地局装置における並列送信を行なう装置の構成を示すブロック図

【図2】上記実施の形態に係る基地局装置におけるロングコードマスクの生成を行なう装置の構成を示すブロック図

【図3】上記実施の形態に係る基地局装置における送信装置の構成を示すブロック図

【図4】本発明の実施の形態2に係る基地局装置における直交送信ダイバーシティを行なう装置の構成を示すブロック図

【図5】上記実施の形態に係る基地局装置における送信装置の構成を示すブロック図

【図6】上記実施の形態1及び2における送信装置のサーチコード多重部の構成を示す説明図

【図7】上記実施の形態1及び2における送信装置のサーチコード多重部の構成を示す説明図

【図8】上記実施の形態1及び2において、制御チャネルにサーチコードを多重するタイミングを説明するための図

【図9】上記実施の形態1及び2において、制御チャネルにサーチコードを多重するタイミングを説明するための図

【図10】本発明の実施の形態3に係る基地局装置における送信装置の構成を示すブロック図

【図11】上記実施の形態3において、制御チャネルにサーチコードを多重するタイミングを説明するための図

【図12】上記実施の形態3において、制御チャネルとサーチコード用チャネルがコード多重されている場合の多重タイミングを説明するための図

【図13】上記実施の形態3において、制御チャネルとサーチコード用チャネルがコード多重されている場合の多重タイミングを説明するための図

【符号の説明】

101, 102 データ変調部

103, 104 拡散変調部

105, 106 無線送信回路

201, 301, 302 データ変調回路

202, 203, 303～306 乗算器

204, 307 加算器

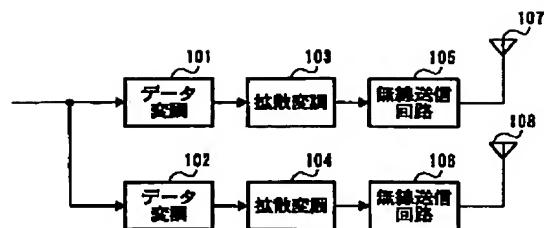
205, 308～310 スイッチ

311 送信アンテナ切替制御信号

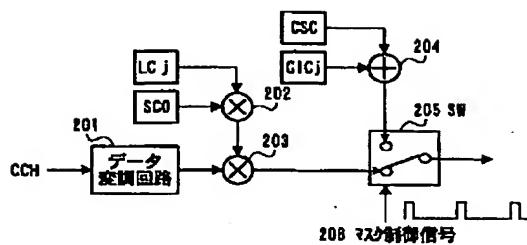
312 マスク制御信号

801, 901 マスク

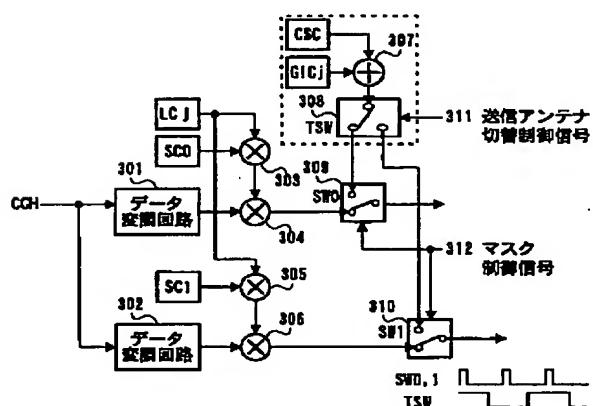
【図1】



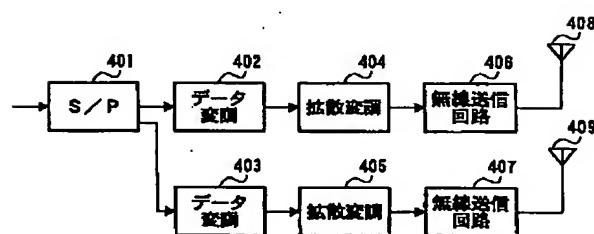
【図2】



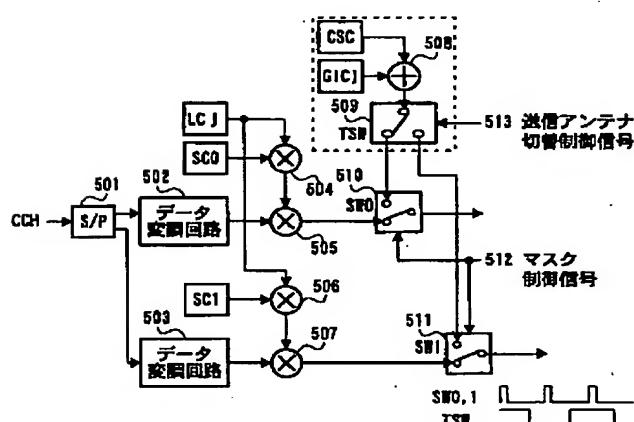
【図3】



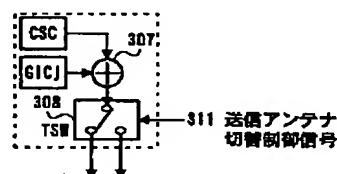
【図4】



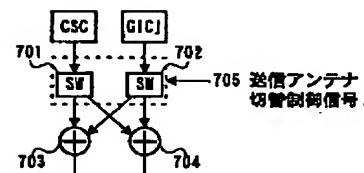
【図5】



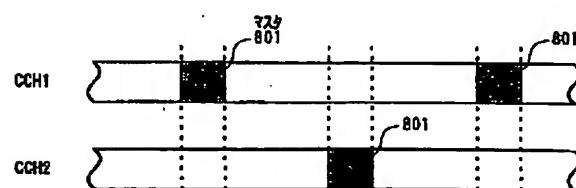
【図6】



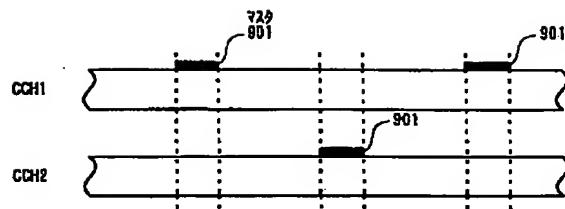
【図7】



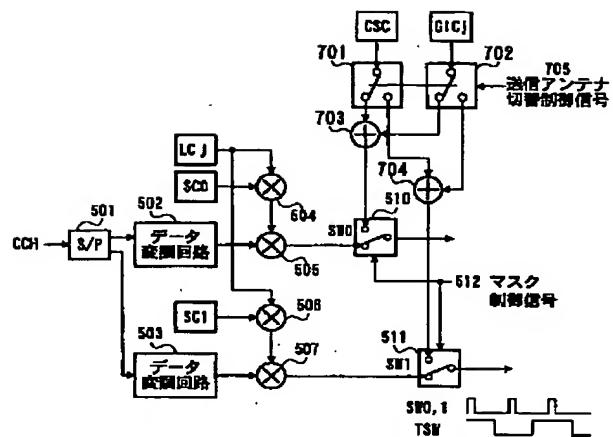
【図8】



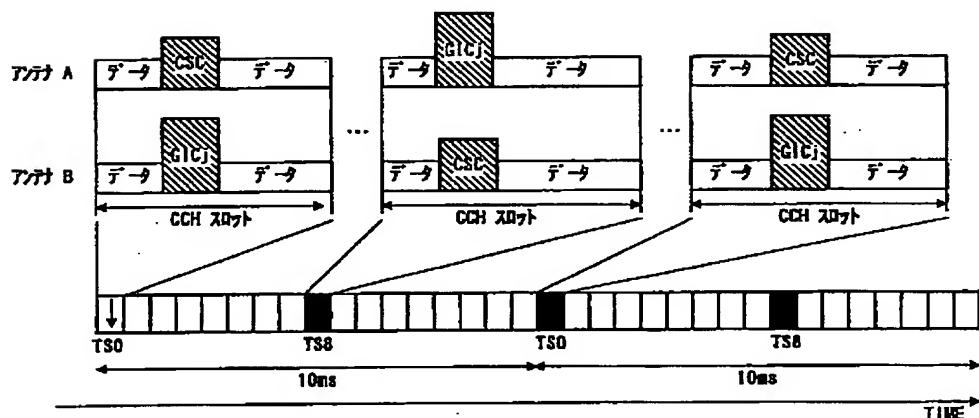
【図9】



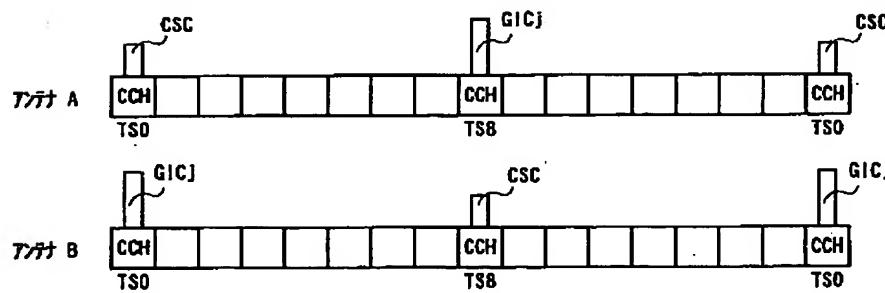
【図10】



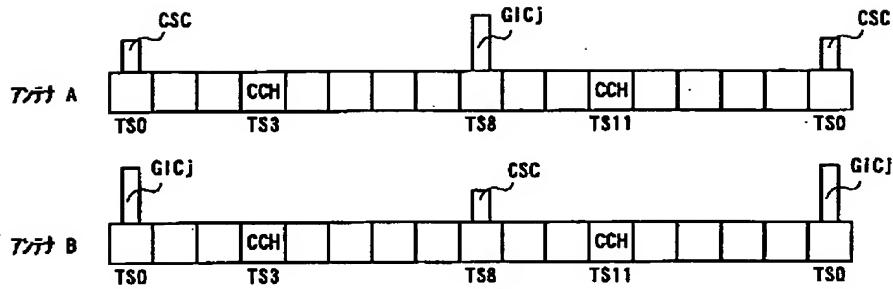
【図11】



【図12】



【図13】



フロントページの続き

(72)発明者 北出 崇
 神奈川県横浜市港北区綱島東四丁目3番1
 号 松下通信工業株式会社内

F ターム(参考) 5K022 EE01 EE22
 5K059 AA14 BB01 CC02 CC07 DD01
 EE02
 5K067 AA01 AA02 BB02 BB21 CC10
 CC24 DD11 DD51 EE10 KK03

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.